

Poste: Ingénieur Conception Physique (Placement routage)

Entreprise:

Notre entreprise, StarChip, est un acteur international de l'industrie du Semi-conducteur.

Située à Meyreuil, près d'Aix-en-Provence et de Marseille, (pôle de compétitivité SCS), StarChip conçoit et développe des microcontrôleurs sécurisés pour ses clients. Nous accompagnons ensuite l'industrialisation et le test de ces produits directement dans les usines de fabrication autour du monde.

En croissance et avec une clientèle grandissante, nous souhaitons renforcer nos équipes de conception afin d'aider le développement, la validation et le support des nouveaux produits en cours de conception.

Poste et missions:

Intégré au sein de l'équipe Conception Physique (design Analogique, Mémoire et Placement/routage), l'ingénieur conception physique prend part aux différentes étapes du Placement et Routage des produits ainsi qu'au développement et intégration des IPs.

Il est responsable du placement/routage des produits, de la réalisation physique des masques (Dessin des layouts) ainsi que des vérifications (DRC, LVS). Il participe activement à l'optimisation des produits en collaboration avec les designers. Il est également impliqué dans le support et le développement des PDKs et il peut être amené à participer au développement des IPs en support aux designers.

L'ingénieur travaille en collaboration avec les designers mémoire, analogique et placement/routage.

Il est en charge de :

- Placement/Routage des produits (floorplan, CTS, routage, TA...)
- Dessin et vérification des masques (layout du produit, layout des IPs)
- Vérification physique des règles de dessin (DRC/LVS)
- Analyse et Vérification des règles électriques (EM, SI...)
- Intégration des databases
- Support design et PDK
- Support debug et caractérisation des produits et IPs
- Support de la production

Profil :

BAC+5 (DESS ou école d'ingénieur), spécialisé en conception microélectronique avec une expérience de placement/routage (4 ans minimum), ou BAC+2 (Techniciens supérieur) en électronique avec une forte expérience du poste.

Compétence personnelle : Rigoureux, organisé et ayant un fort esprit d'équipe

Compétence technique :

- Placement/routage de produit
- Flow de vérification des layout (DRC, LVS)
- Connaissance des EDA Synopsys, Cadence et Mentor Graphics (IC Compiler ou équivalent, Virtuoso, Assura, PVS, Calibre ou équivalent)
- Connaissance du process CMOS
- Conception de layout d'IPs analogique ou mémoire
- La connaissance des outils de laboratoire et de debug (station de probe, FIB) serait un plus
- Anglais courant

Contact :

careers@starchip-ic.com

<http://www.starchip-ic.com>